

2011年1月5日

アルテラの Stratix IV GT FPGA、 Ethernet Alliance の 100 ギガビット・イーサネット・システム向け HSE 相互運用性テストに合格

- **Stratix IV GT FPGA、40GbE/100GbEシステムを実装するための低リスク・ソリューションを機器メーカーに提供**

プログラマブル・ロジック・ソリューションの世界的リーディング・カンパニーであるアルテラ・コーポレーション（本社：米国カリフォルニア州サンノゼ、社長兼 CEO：ジョン・デйна、日本法人：東京都新宿区、代表取締役社長：日隈寛和、NASDAQ：ALTR 以下、アルテラ）は米国時間 1 月 4 日（日本時間：1 月 5 日）、100 ギガビット・イーサネット（GbE）システム対応製品向けに行われた、Ethernet Alliance® 初の HSE（Higher Speed Ethernet）サブコミティの相互運用性テストに合格したことを発表しました。これは、アルテラの Stratix® IV GT FPGA 搭載の業界をリードするトランシーバ技術の性能を実証するものであり、アルテラは 40GbE/100GbE システムに実装可能な低リスク・ソリューションを機器メーカーに提供していることを示しています。

アルテラは、米国カリフォルニア州サンタクララで開催された Ethernet Alliance 初の 100GbE 相互運用性イベントに参加した唯一の FPGA メーカーです。本イベントでは、100GbE システムで使用されるテスト機器、スイッチ、ルーター、NIC、オプティカル・トランシーバ・モジュール、およびケーブル間の相互運用性が検証されました。アルテラは、100G 開発キット、Stratix IV GT FPGA エディションを使って、主要なテスト機器、オプティカル・モジュール、およびケーブル・ベンダーの製品との相互運用性を検証しました。Stratix IV GT FPGA は、Ixia 社のテスト機器、Finisar 社、Opnext 社および住友電工デバイス・イノベーション株式会社の CFP オプティカル・モジュール、ならびに Leviton 社、Panduit 社、Siemon 社のオプティカル・ケーブル・アセンブリとの間の相互運用性テストに合格しました。高速イーサネット Plugfest の詳細結果は、Ethernet Alliance のウェブサイト (<http://ethernetalliance.org/>) のホワイトペーパーでご覧いただけます。

これにより、Stratix IV GT FPGA は IEEE802.3ba™-2010 規格に準拠する低消費電力・ハードウェア検証済みソリューションとなります。Stratix IV GT FPGA は、XLAUI および CAUI インタフェースと、100GbE MAC および PCS インテレクチャル・プロパティ(IP)を実装可能な、シングルチップで完全に機能するソリューションです。機器メーカーは、100G 開発キット、Stratix IV GT エディションを使用することで、100GbE デザインを徹底的に検証評価することができます。

Stratix IV GT FPGA は、通信システム、ハイエンド・テスト機器、および軍用通信システムで使用される最新世代の 40G/100G アプリケーション向けに特に最適化されています。Stratix IV GT FPGA は、最大 48 個の内蔵トランシーバを備え、そのうち 24 個は 11.3Gbps で動作可能で、ハイエンド・アプリケーション向けに卓越した水準のシステムのバンド幅および消費電力効率を提供します。Stratix IV GT FPGA は、最大 53 万個相当のロジック・エレメント (LE)、20.7M ビットの内部 RAM、および 1,024 個の 18x18 乗算器を提供します。

アルテラ コンポーネント製品マーケティング担当シニア・ディレクターのルアン・シャーマイスター (Luanne Schirrmeister) は、「次世代の高速・高性能のコンピューティング・アプリケーションおよび技術は、業界の 40GbE および 100GbE システムへの移行を促進しています。当社の Stratix IV GT FPGA は、機器メーカーが安心して使用できる、広帯域幅システム向けの高性能で低リスクのシングルチップ・ソリューションです」と述べています。

価格と出荷時期

Stratix IV GT FPGA は現在、量産出荷されています。価格についてはアルテラの正規販売代理店にお問い合わせください。アルテラの 100G 開発キット、Stratix IV GT FPGA エディション、および Stratix IV FPGA の詳細は、アルテラの Web サイト (<http://www.altera.co.jp/products/devkits/altera/kit-stratix-iv-gt-100g.html>)、(www.altera.co.jp/stratix4) をご覧ください。

アルテラ・コーポレーションについて

アルテラ・コーポレーションは、プログラマブル・ロジック・ソリューションの世界的リーディング・カンパニーです。1983年にシリコンバレーで創業した世界で最初のファブレス企業であり、1988年に NASDAQ に上場しました。FPGA / CPLD、ASIC など、カスタム・ロジックの分野におけるテクノロジー・リーダーとして高成長を続け、顧客企業のイノベーションに貢献しています。世界各国に拠点を持ち、日本法人である日本アルテラ株式会社は1990年に設立されました。顧客志向のソリューションが高く評価され、日本における PLD 市場でトップシェアを維持しています。アルテラの FPGA、CPLD、および ASIC デバイスについての詳細情報は、アルテラのウェブサイト (www.altera.co.jp) をご覧ください。Facebook、RSS、Twitter でも情報提供を行っています。

- Altera, The Programmable Solutions Company、アルテラのロゴ、弊社特定デバイスの定義、およびその他の商標ならびにサービス・マークを意味する語彙は、特記されていない限り、すべてアルテラ・コーポレーションの米国及びその他の国における登録商標、商標またはサービス・マークです。その他記載されている製品名あるいはサービス名は各所有企業に帰属します。

<この件についてのお問い合わせ先>

日本アルテラ株式会社 マーケティング 岡村 TEL: (03)3340-9480(代) FAX: (03)3340-9487
